



Основы микропроцессорных систем управления в энергетике.ти ЭБС

- 1 Какой принцип построения устройств и систем преобладает в информационной электронике?
- 2 Мультиплексор – это ...
- 3 Мультиплексор называют полным, если в нем относительно сигналов на адресных входах между числом информационных входов n и числом адресных входов m действует соотношение:
- 4 Устройство, преобразующее последовательный сигнал в параллельный и производит коммутацию одного информационного входа на несколько выходов в заданной последовательности, называется ...
- 5 Двухнаправленный ключ позволяет
- 6 Сколько выходов будет у полного мультиплексора на 4 адресных входа:
- 7 Какое соединение мультиплексоров необходимо выбрать, если разрядность одной интегральной микросхемы оказывается недостаточной?
- 8 Логический операционный узел, выполняющий арифметическое сложение кодов двух чисел – это:
- 9 Микроэлектронное изделие, выполняющее определенную функцию преобразования и обработки сигнала и имеющее высокую плотность упаковки электрически соединённых элементов, которое рассматривается как единое целое называется ...
- 10 По количеству одновременно обрабатываемых разрядов складываемых чисел сумматоры делятся на:
- 11 Для выполнения операции вычитания на сумматоре необходимо:
- 12 Узел ЭВМ, предназначенный для хранения кода слова, и выполнения над хранимым словом ряда операций - это ...
- 13 Какое количество информации может хранить триггер?
- 14 Чем оперирует триггер?



- 15) Как переводится слово «триггер»?
- 16) Регистр, в котором осуществляется сдвиг числа, называется:
- 17) Укажите функцию, которую в общем случае может выполнять регистр:
- 18) Счетчик – это:
- 19) Параметры, характеризующие счетчики:
- 20) Счетчик, который может работать как в режиме суммирования, так и в режиме вычитания называется ...
- 21) Трехразрядный суммирующий счетчик с последовательным переносом реализуется
- 22) Счетчики с групповым переносом используются для
- 23) Длительность цикла обращения всегда превышает время выборки у:
- 24) При увеличении емкости ОЗУ проблема доступа к каждому элементу памяти при ограниченном числе выводов в корпусе решается с помощью:
- 25) Запоминающее устройство адресного типа имеет в составе:
- 26) Запоминающие устройства (ЗУ) по способу хранения информации классифицируют на:
- 27) В статических ОЗУ запоминающими элементами являются:
- 28) В файловых ЗУ :
- 29) Стековые ЗУ (LIFO) относятся к:
- 30) Чем ограничена глубина вложений циклов вызова подпрограмм в микроконтроллере?
- 31) Сколько раз можно изменить содержимое памяти программ на основе ПЗУ масочного типа?
- 32) Какие команды не формируют выходной операнд?
- 33) Что такое операнд?





- 34) Какой параметр выходного сигнала изменяется при широтно-импульсной модуляции?
- 35) Какой тип логической функции позволяет реализовать объединение «квазидвунаправленных» выходов микроконтроллера?
- 36) Как зависит ток потребления микроконтроллера от напряжения питания?
- 37) Где хранятся биты признаков результата операций микроконтроллеров подгруппы PIC16F8X?
- 38) Что дает двухступенчатый конвейер исполнения команд в PIC-микроконтроллерах?
- 39) По теореме Котельникова максимальная частота входного сигнала может достигать
- 40) Погрешность, которая вызывается отклонением линейной функции передаточной характеристики АЦП от прямой линии - ...
- 41) Какая структура шин адреса и данных обеспечивает большее быстродействие?
- 42) При цифровой коррекции погрешности ЦАП:
- 43) Программируемые логические контроллеры различаются по конструктивному исполнению на:
- 44) Пользователями операционной системы ОС реального времени являются:
- 45) Какие из указанных фирм являются крупнейшими производителями программируемых логических контроллеров?
- 46) Реле, непосредственно воспринимающее изменение электрических параметров
- 47) Наименьший первичный ток, при котором срабатывает реле, это -
- 48) Задачей управляющей ЭВМ является:

